

Инв.№ подл.	Подп. и дата	Взам.инв.№	Инв.№ дубл.	Подп. и дата	Справ. №	Перв. примен.
-------------	--------------	------------	-------------	--------------	----------	---------------

Компоненты для монтажа

Система элеткропитания

Power
File: Power.kicad_sch

Gigabit Ethernet (EMACO)

Ethernet
File: Ethernet.kicad_sch

LCD дисплей

Display
File: Display.kicad_sch

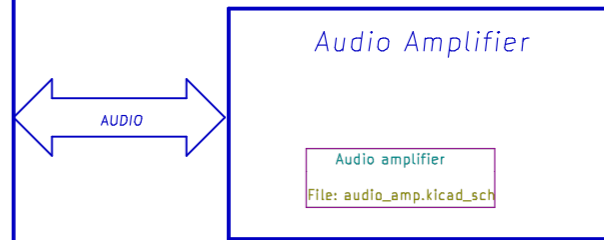
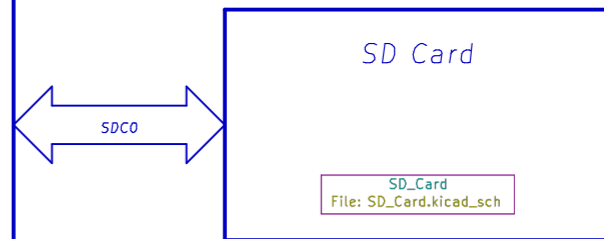
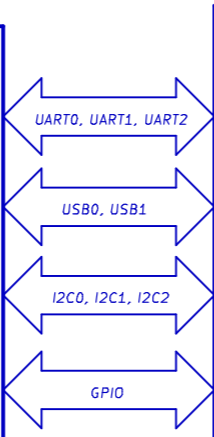
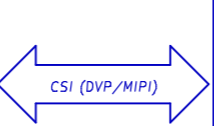
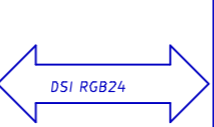
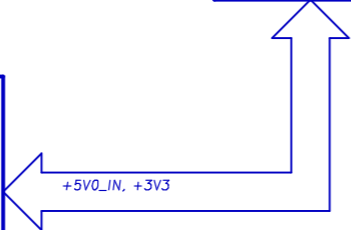
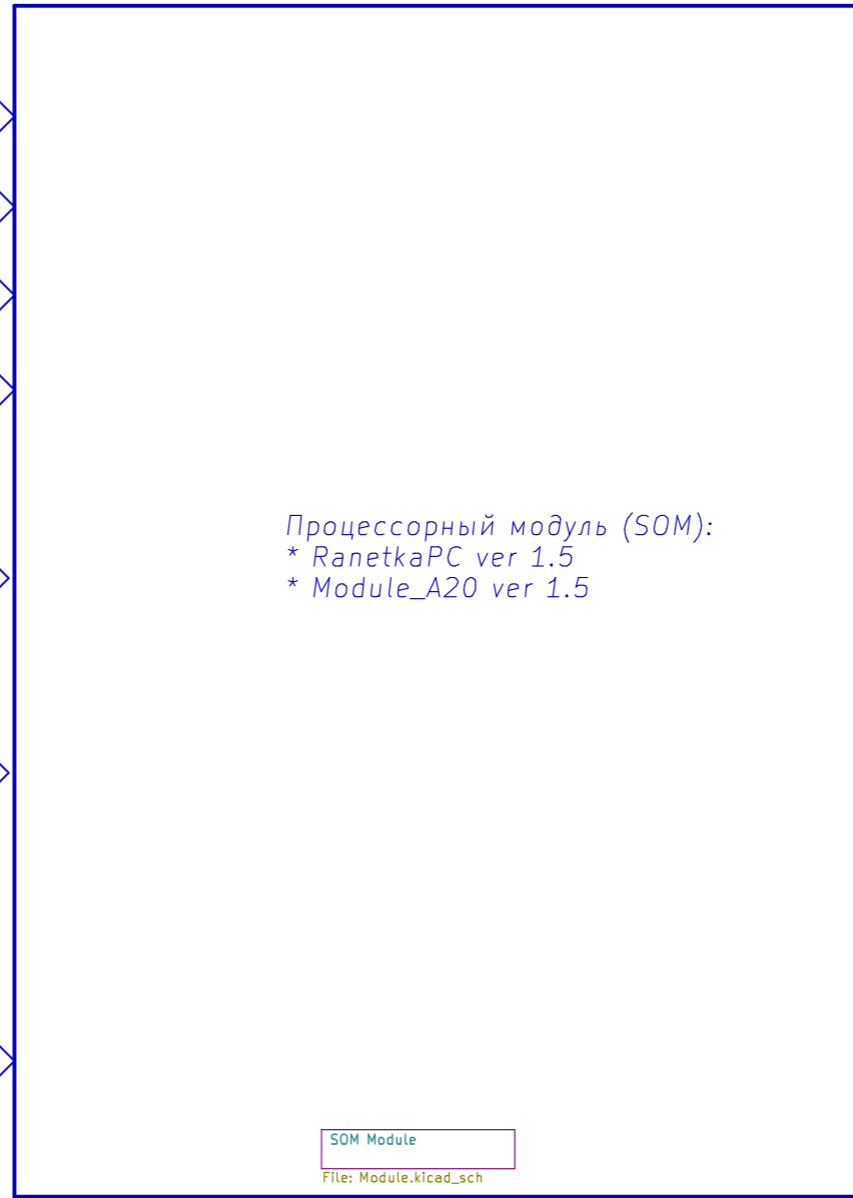
FPGA Level Shifter for RGB24
File: FPGA_LevelShifter.kicad_sch

Камера сенсор

Camera
File: Camera.kicad_sch

Интерфейсы

Interfaces (USB, UART, I2C)
File: Interfaces.kicad_sch

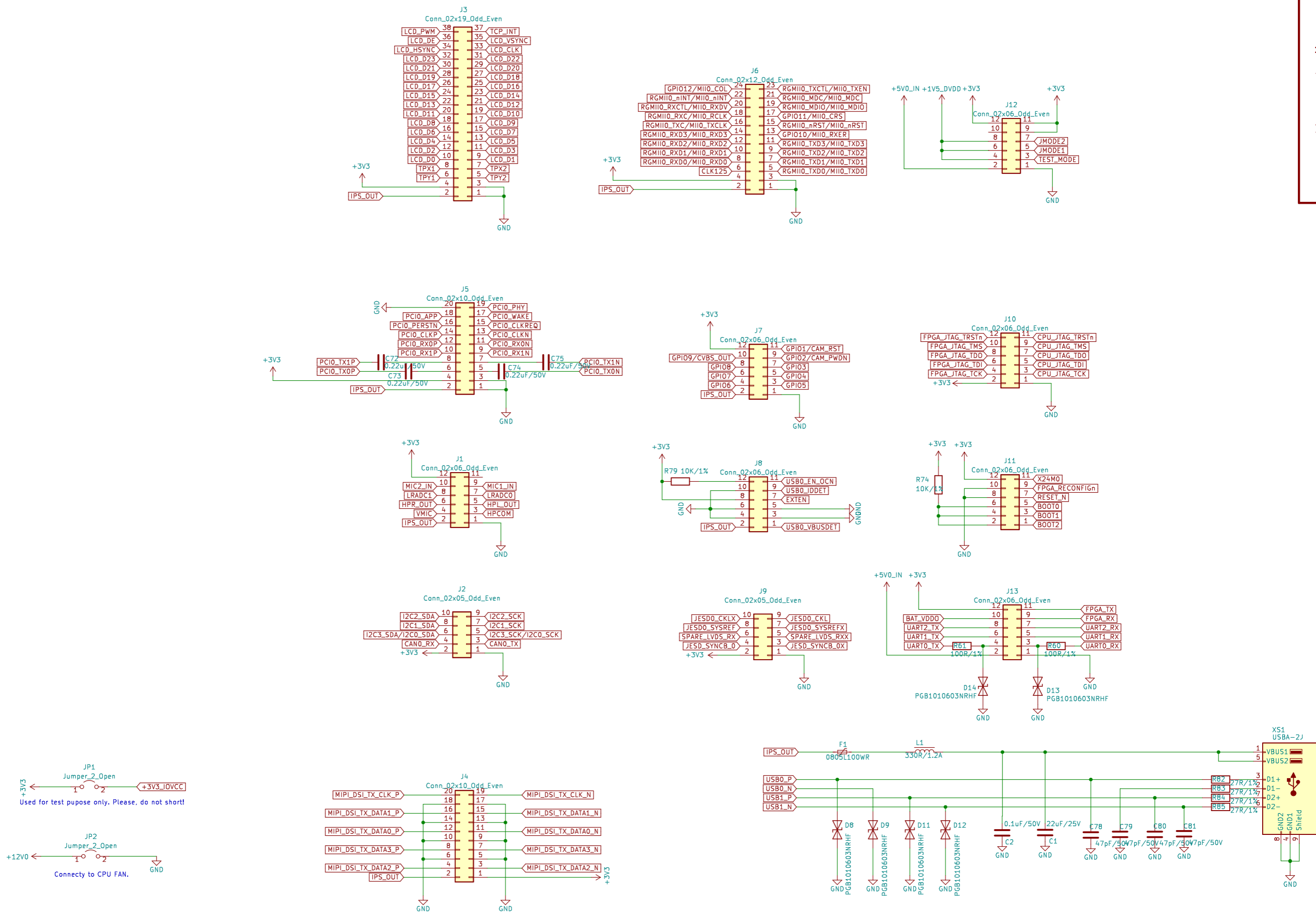


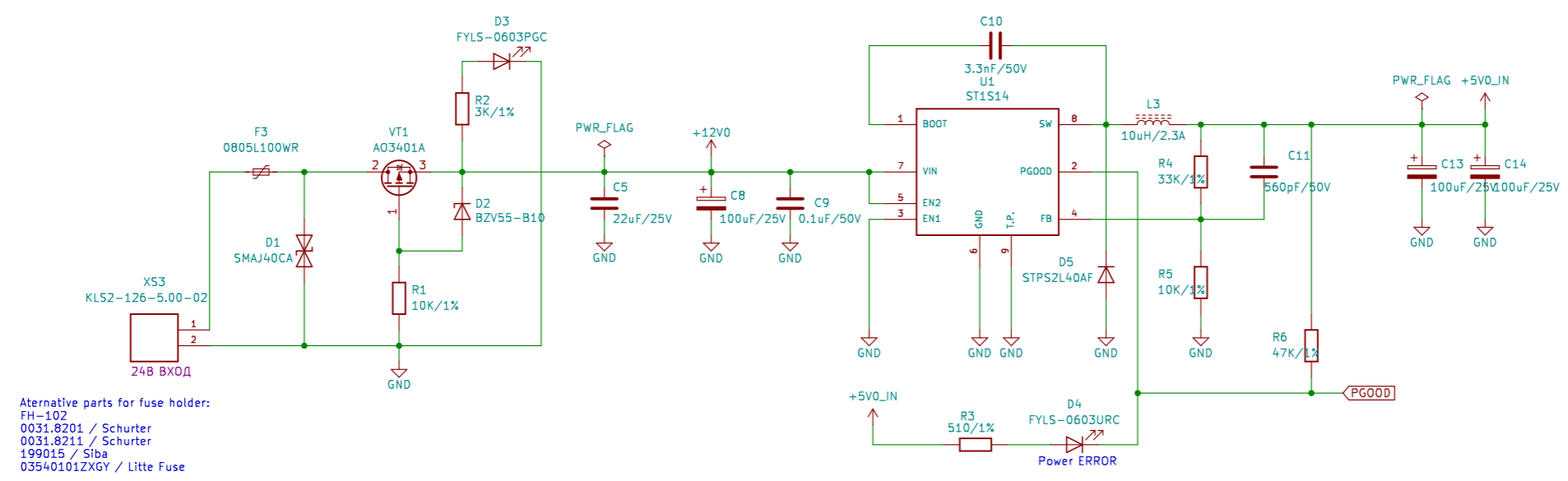
RanetkaPC Test Jig

Изм.	Лист	№ докум.	Подп.	Дата
Разраб.		Залата Р. Н.		
Пров.		Залата Р. Н.		
Т.контр.				
Н.контр.				
Утв.		Залата Р. Н.		

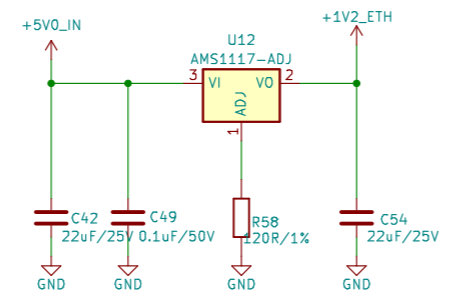
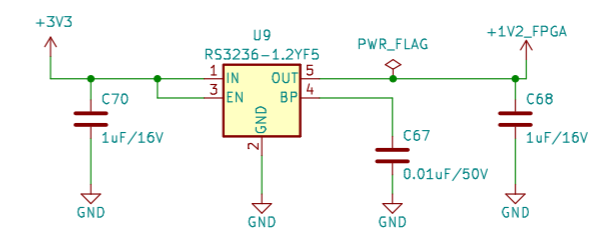
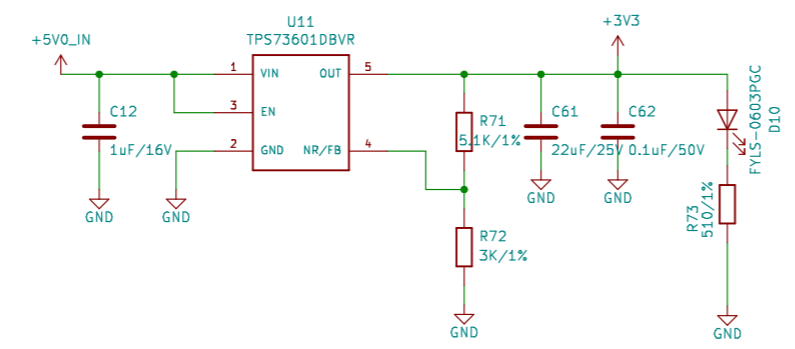
RanetkaPC Test Jig

Установка тестирования модуля RanetkaPC	Лит.	Масса	Масштаб
	Лист 1	Листов 10	
	000 "Фабмикро"		





Alternative parts for fuse holder:
 FH-102
 0031.8201 / Schurter
 0031.8211 / Schurter
 199015 / Siba
 03540101ZXGY / Litte Fuse



Инв.№ подл.	Подп. и дата
Взам.инв.№	Инв.№ дубл.
Подп. и дата	Подп. и дата

Изм.	Лист	№ докум.	Подп.	Дата
------	------	----------	-------	------

Схема электропитания

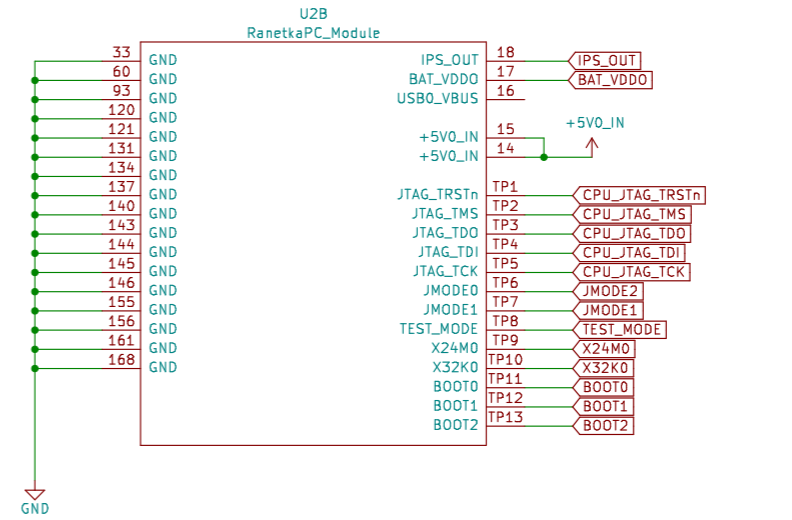
Инв.№ подл.

Взам.инв.№ Инв.№ дубл.

Подп. и дата

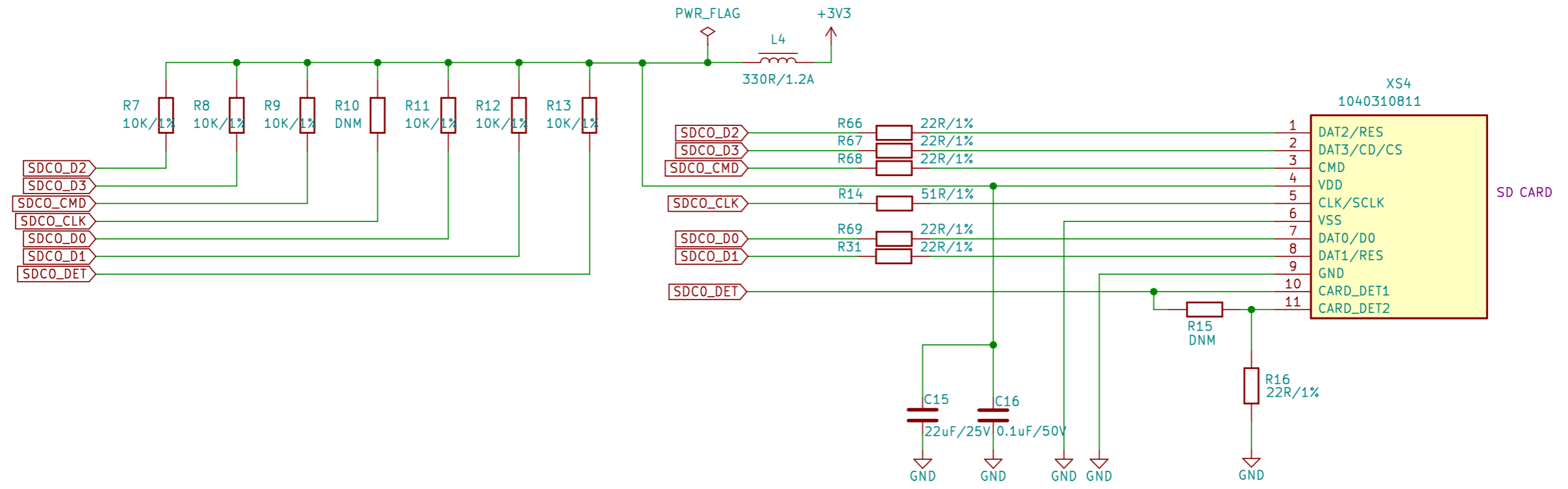
Подп. и дата

U2A									
RanetkaPC_Module									
GPIO1/CAM_RST	32	GPIO1	LCD_D0	90	LCD_D0				
GPIO2/CAM_PWDN	34	GPIO2	LCD_D1	89	LCD_D1				
GPIO3	35	GPIO3	LCD_D2	88	LCD_D2				
GPIO4	36	GPIO4	LCD_D3	87	LCD_D3				
GPIO5	37	GPIO5	LCD_D4	86	LCD_D4				
GPIO6	38	GPIO6	LCD_D5	85	LCD_D5				
GPIO7	39	GPIO7	LCD_D6	84	LCD_D6				
GPIO8	40	GPIO8	LCD_D7	83	LCD_D7				
GPIO9/CVBS_OUT	91	GPIO9	LCD_D8	82	LCD_D8				
GPIO10/MII0_RXER	49	GPIO10/RMII0_RXER	LCD_D9	81	LCD_D9				
GPIO11/MII0 CRS	43	GPIO11/RMII0_CRS	LCD_D10	80	LCD_D10				
GPIO12/MII0_COL	41	GPIO12/RMII0_COL	LCD_D11	79	LCD_D11				
MIIPL_CSL_CLK/CSL_MCLK	118	MIIPL_CSL_CLK	LCD_D12	77	LCD_D12				
MIIPL_CSL_FSYNK/CSL_PCLK	119	MIIPL_CSL_FSYNK	LCD_D13	76	LCD_D13				
MIIPL_CSL_RX_CLK_N/CSL_HSYNC	2	MIIPL_CSL_RX_CLK_N	LCD_D14	75	LCD_D14				
MIIPL_CSL_RX_CLK_P/CSL_VSYNC	1	MIIPL_CSL_RX_CLK_P	LCD_D15	74	LCD_D15				
MIIPL_CSL_RX_DATA3_P/CSL_D0	3	MIIPL_CSL_RX_DATA3_P	LCD_D16	73	LCD_D16				
MIIPL_CSL_RX_DATA3_N/CSL_D1	4	MIIPL_CSL_RX_DATA3_N	LCD_D17	72	LCD_D17				
MIIPL_CSL_RX_DATA2_N/CSL_D2	5	MIIPL_CSL_RX_DATA2_N	LCD_D18	71	LCD_D18				
MIIPL_CSL_RX_DATA2_P/CSL_D3	6	MIIPL_CSL_RX_DATA2_P	LCD_D19	70	LCD_D19				
MIIPL_CSL_RX_DATA1_P/CSL_D4	7	MIIPL_CSL_RX_DATA1_P	LCD_D20	69	LCD_D20				
MIIPL_CSL_RX_DATA1_N/CSL_D5	8	MIIPL_CSL_RX_DATA1_N	LCD_D21	68	LCD_D21				
MIIPL_CSL_RX_DATA0_N/CSL_D6	9	MIIPL_CSL_RX_DATA0_N	LCD_D22	68	LCD_D22				
MIIPL_CSL_RX_DATA0_P/CSL_D7	10	MIIPL_CSL_RX_DATA0_P	LCD_D23	67	LCD_D23				
SDCO_D0	111	SDCO_D0	LCD_CLK	66	LCD_CLK				
SDCO_D1	112	SDCO_D1	LCD_HSYNC	65	LCD_HSYNC				
SDCO_D2	113	SDCO_D2	LCD_VSYNC	64	LCD_VSYNC				
SDCO_D3	114	SDCO_D3	LCD_DE	63	LCD_DE				
SDCO_CMD	115	SDCO_CMD	LCD_DE	62	LCD_DE				
SDCO_CLK	116	SDCO_CLK	TCP_INT	11	TCP_INT				
SDCO_DET	117	SDCO_DET	LCD_PWM	11	LCD_PWM				
UART2_RX	12	UART2_RX	TPX1	94	TPX1				
UART2_TX	13	UART2_TX	TPY1	96	TPY1				
UART1_TX	20	UART1_TX	TPX2	92	TPX2				
UART1_RX	21	UART1_RX	TPY2	95	TPY2				
UART0_TX	28	UART0_TX	MIIPL_DSL_TX_CLK_N	166	MIIPL_DSL_TX_CLK_N				
UART0_RX	29	UART0_RX	MIIPL_DSL_TX_CLK_P	167	MIIPL_DSL_TX_CLK_P				
I2C3_SDA/I2C0_SDA	22	I2C3_SDA/I2C0_SDA	MIIPL_DSL_TX_DATA0_N	162	MIIPL_DSL_TX_DATA0_N				
I2C3_SCK/I2C0_SCK	23	I2C3_SCK/I2C0_SCK	MIIPL_DSL_TX_DATA0_P	163	MIIPL_DSL_TX_DATA0_P				
I2C1_SDA	24	I2C1_SDA	MIIPL_DSL_TX_DATA1_N	165	MIIPL_DSL_TX_DATA1_N				
I2C1_SCK	25	I2C1_SCK	MIIPL_DSL_TX_DATA1_P	164	MIIPL_DSL_TX_DATA1_P				
I2C2_SDA	26	I2C2_SDA	MIIPL_DSL_TX_DATA2_N	158	MIIPL_DSL_TX_DATA2_N				
I2C2_SCK	27	I2C2_SCK	MIIPL_DSL_TX_DATA2_P	157	MIIPL_DSL_TX_DATA2_P				
RGMIIO_RXD3/MII0_RXD3	58	RGMIIO_RXD3/RMII0_RXD3	MIIPL_DSL_TX_DATA3_N	160	MIIPL_DSL_TX_DATA3_N				
RGMIIO_RXD2/MII0_RXD2	57	RGMIIO_RXD2/RMII0_RXD2	MIIPL_DSL_TX_DATA3_P	159	MIIPL_DSL_TX_DATA3_P				
RGMIIO_RXD1/MII0_RXD1	56	RGMIIO_RXD1/RMII0_RXD1	UDM0_N	109	USB0_N				
RGMIIO_RXD0/MII0_RXD0	55	RGMIIO_RXD0/RMII0_RXD0	UDP0_P	110	USB0_P				
RGMIIO_TXD3/MII0_TXD3	54	RGMIIO_TXD3/RMII0_TXD3	UDM1_N	105	USB1_N				
RGMIIO_TXD2/MII0_TXD2	53	RGMIIO_TXD2/RMII0_TXD2	UDP1_P	106	USB1_P				
RGMIIO_TXD1/MII0_TXD1	52	RGMIIO_TXD1/RMII0_TXD1	VMIC	99	VMIC				
RGMIIO_TXD0/MII0_TXD0	51	RGMIIO_TXD0/RMII0_TXD0	MIC1_IN	97	MIC1_IN				
RGMIIO_MDC/MII0_MDC	47	RGMIIO_MDC/RMII0_MDC	MIC2_IN	98	MIC2_IN				
RGMIIO_MDIO/MII0_MDIO	46	RGMIIO_MDIO/RMII0_MDIO	HPCOM	102	HPCOM				
RGMIIO_RXCTL/MII0_RXDV	48	RGMIIO_RXCTL/RMII0_RXDV	HPR_OUT	103	HPR_OUT				
RGMIIO_RXC/MII0_RCLK	50	RGMIIO_RXC/RMII0_RCLK	HPL_OUT	104	HPL_OUT				
RGMIIO_TXCTL/MII0_TXEN	45	RGMIIO_TXCTL/RMII0_TXEN	LRADC0	100	LRADC0				
RGMIIO_TXC/MII0_TXCLK	44	RGMIIO_TXC/RMII0_TXCLK	LRADC1	101	LRADC1				
RGMIIO_nINT/MII0_nINT	42	RGMIIO_nINT/RMII0_nINT	CANO_TX	107	CANO_TX				
RGMIIO_nRST/MII0_nRST	59	RGMIIO_nRST/RMII0_nRST	CANO_RX	108	CANO_RX				
CLK125	161	CLK125	USB0_IDDET	30	USB0_IDDET				
PCIO_RX0N	138	PCIO_RX0N	USB0_VBUSDET	31	USB0_VBUSDET				
PCIO_RX0P	139	PCIO_RX0P	USB0_EN_OCN	124	USB0_EN_OCN				
PCIO_RX1N	136	PCIO_RX1N	JESD0_CLKX	148	JESD0_CLKX				
PCIO_RX1P	135	PCIO_RX1P	JESD0_CKX	149	JESD0_CKX				
PCIO_TX0N	130	PCIO_TX0N	JESD0_SYSREF	150	JESD0_SYSREF				
PCIO_TX0P	129	PCIO_TX0P	JESD0_SYSREFX	151	JESD0_SYSREFX				
PCIO_TX1N	133	PCIO_TX1N	SPARE_LVDS_RX	153	SPARE_LVDS_RX				
PCIO_TX1P	132	PCIO_TX1P	SPARE_LVDS_RXX	154	SPARE_LVDS_RXX				
PCIO_CLKN	141	PCIO_CLKN	JESD_SYNCB_0	147	JESD_SYNCB_0				
PCIO_CLKP	142	PCIO_CLKP	JESD_SYNCB_0X	152	JESD_SYNCB_0X				
PCIO_CLKREQ	127	PCIO_CLKREQ	JESD_SYNCB_1X	152	JESD_SYNCB_1X				
PCIO_PERSTN	123	PCIO_PERSTN	+3V3_IOVCC	61	+3V3_IOVCC				
PCIO_WAKE	125	PCIO_WAKE	RESET_N	19	RESET_N				
PCIO_APP	126	PCIO_APP	EXTEN	122	EXTEN				
NC	x128	NC							



Изм.	Лист	№ докум.	Подп.	Дата	<p style="text-align: center; font-size: 24px; font-weight: bold;">Процессорный модуль</p> <p style="text-align: right;">Копировал _____ Формат А3</p>	Лист 4

Инв.№ подл.	Подп. и дата
Взам.инв.№	Инв.№ дубл.
Подп. и дата	Подп. и дата
Инв.№ подл.	Подп. и дата



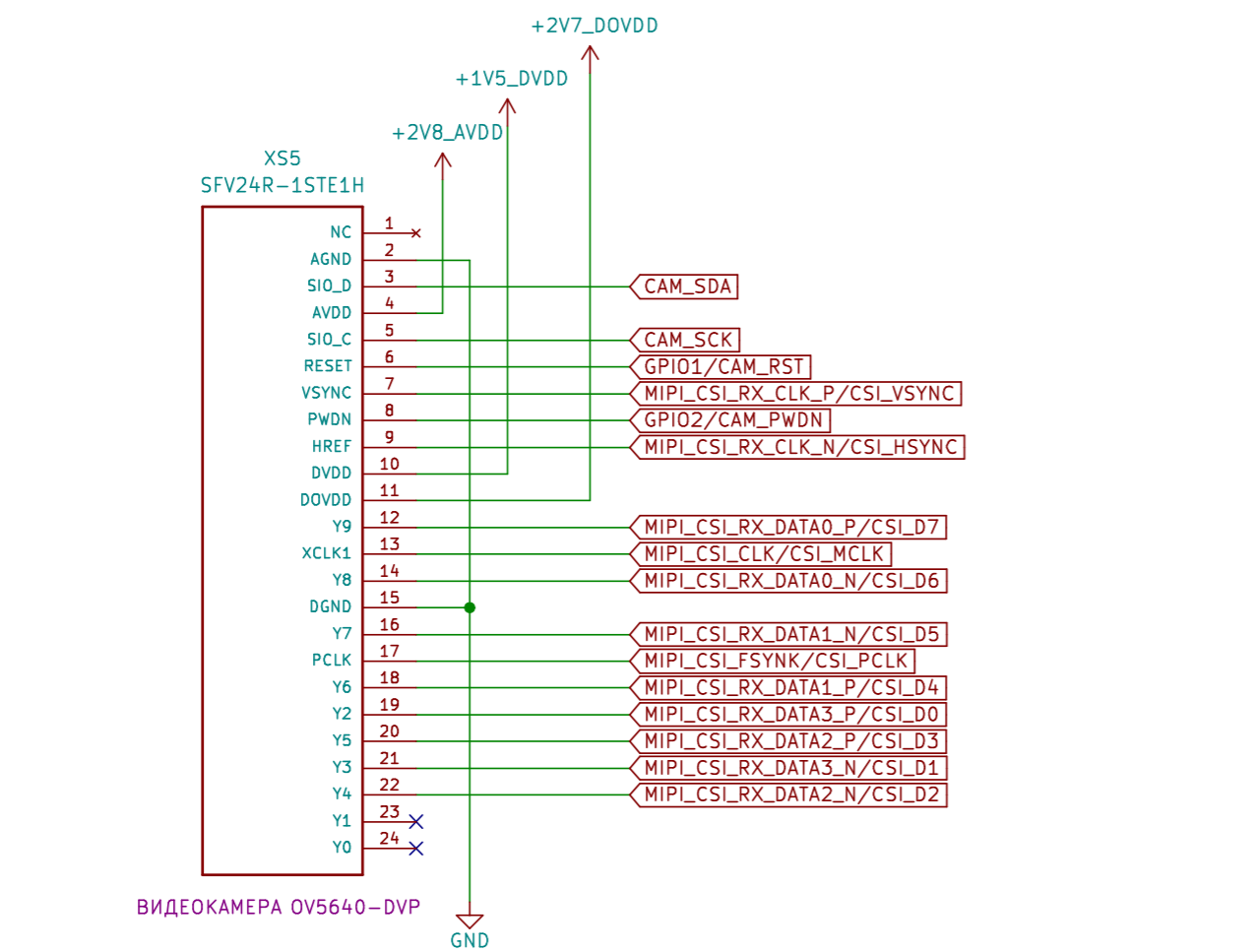
Считыватель SD карт

Изм.	Лист	№ докум.	Подп.	Дата

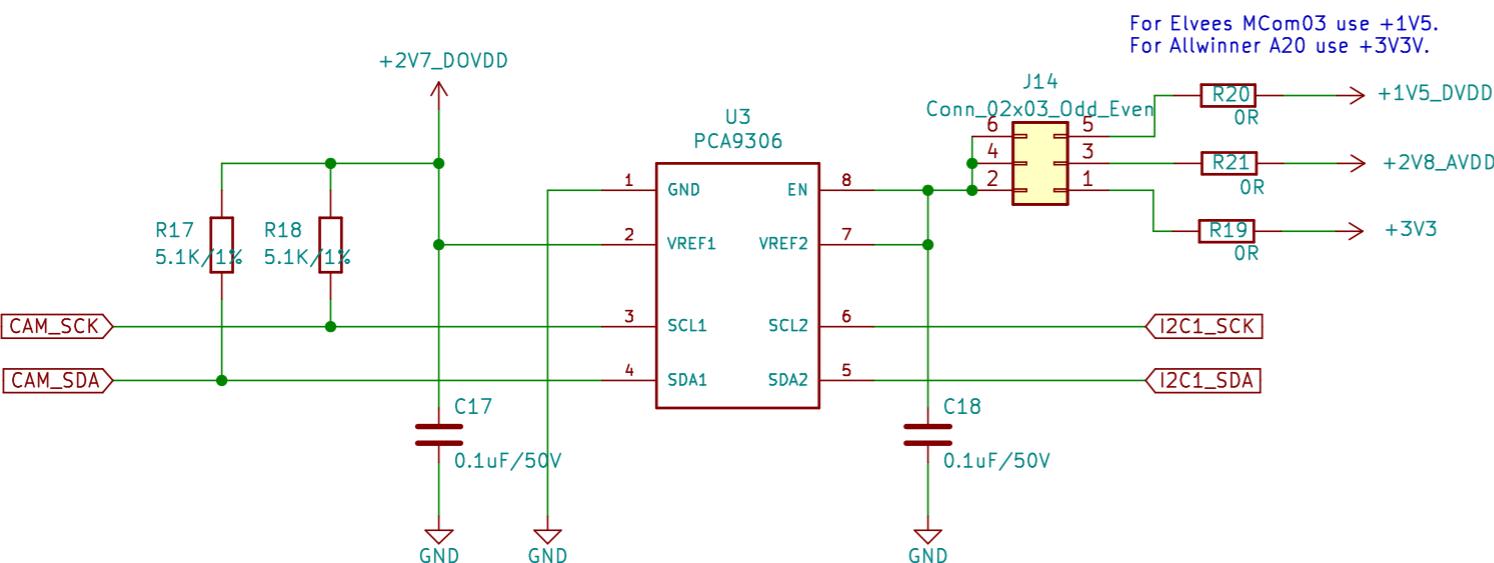
Считыватель SD карт

Инв.№ подл. Подп. и дата
 Взам.инв.№ Инв.№ дубл.
 Подп. и дата

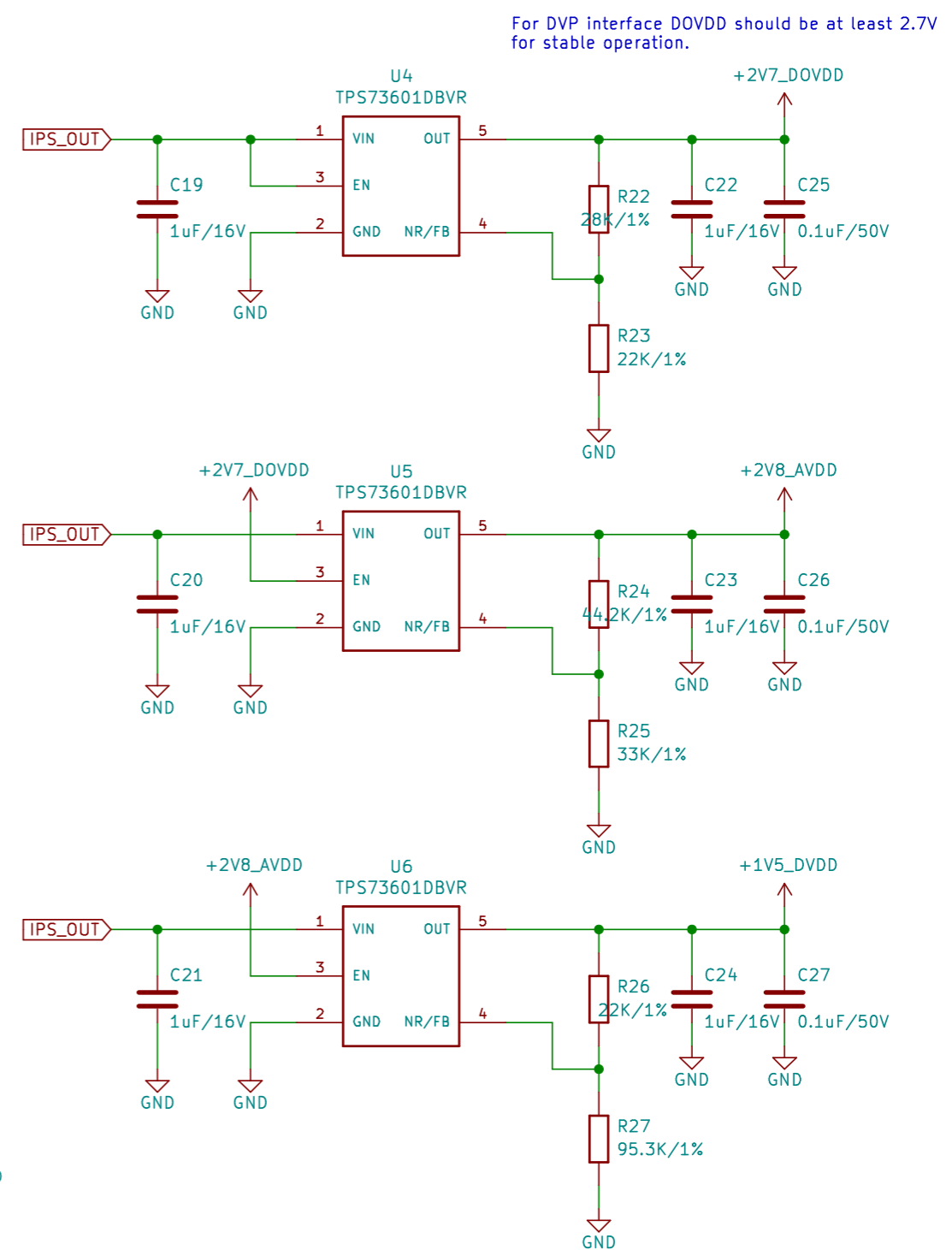
Камера (DVP/MIPI)



ВИДЕОКАМЕРА OV5640-DVP



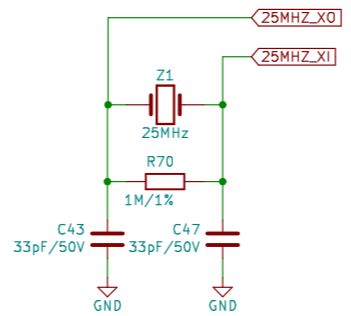
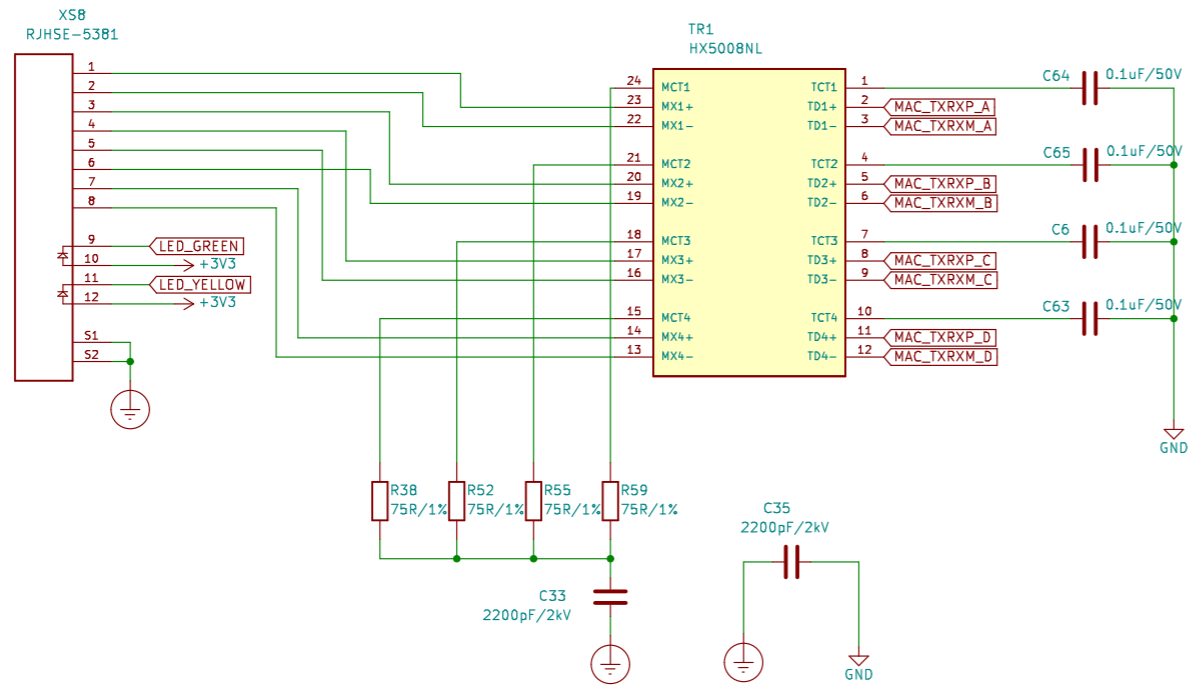
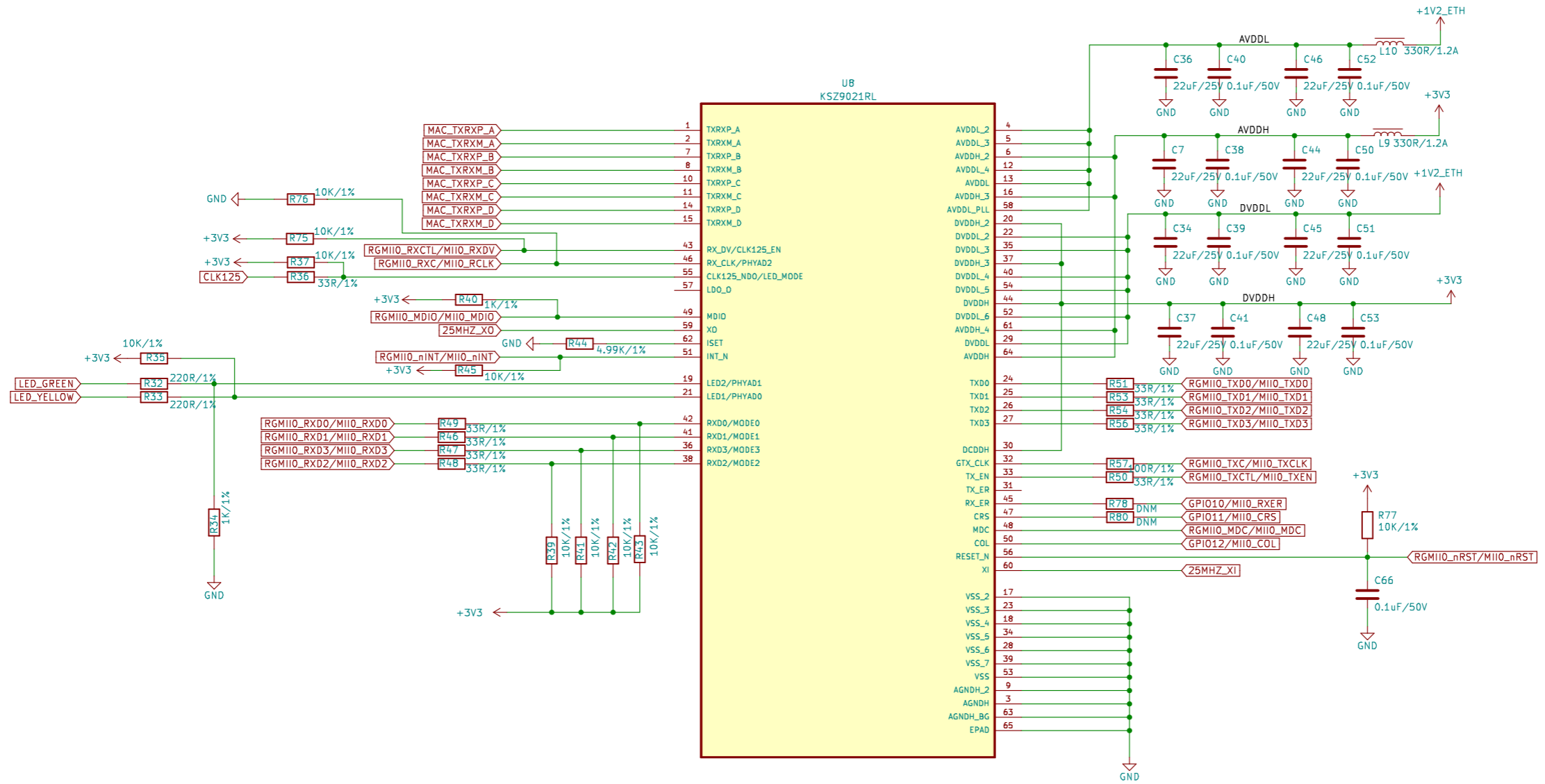
For Elvees MCom03 use +1V5.
For Allwinner A20 use +3V3V.



For DVP interface DOVDD should be at least 2.7V for stable operation.

Изм.	Лист	№ докум.	Подп.	Дата
------	------	----------	-------	------

Камера (DVP/MIPI)



Инв.№ подл.	Взам.инв.№	Инв.№ дубл.	Подп. и дата

Изм.	Лист	№ докум.	Подп.	Дата

Ethernet (EMACO)

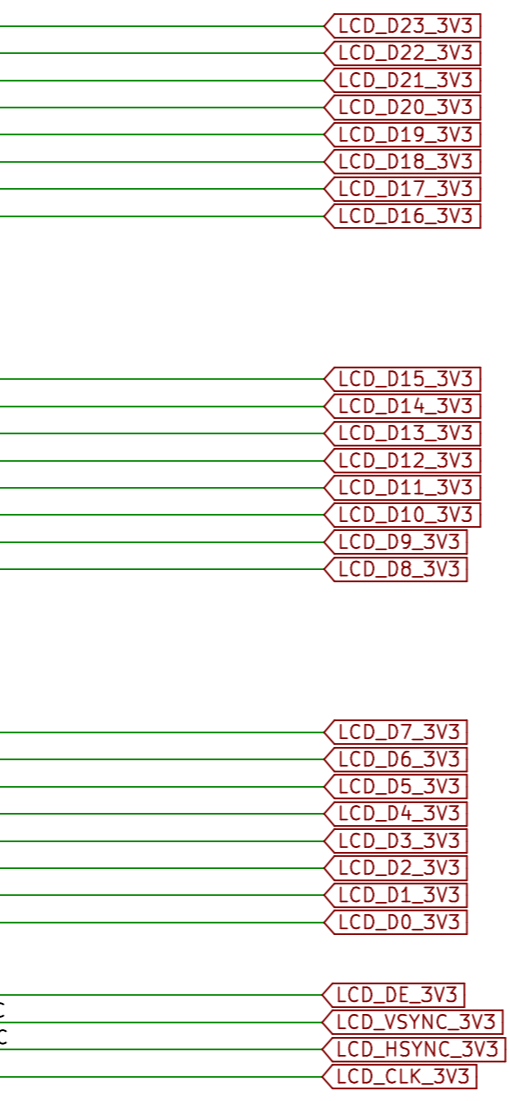
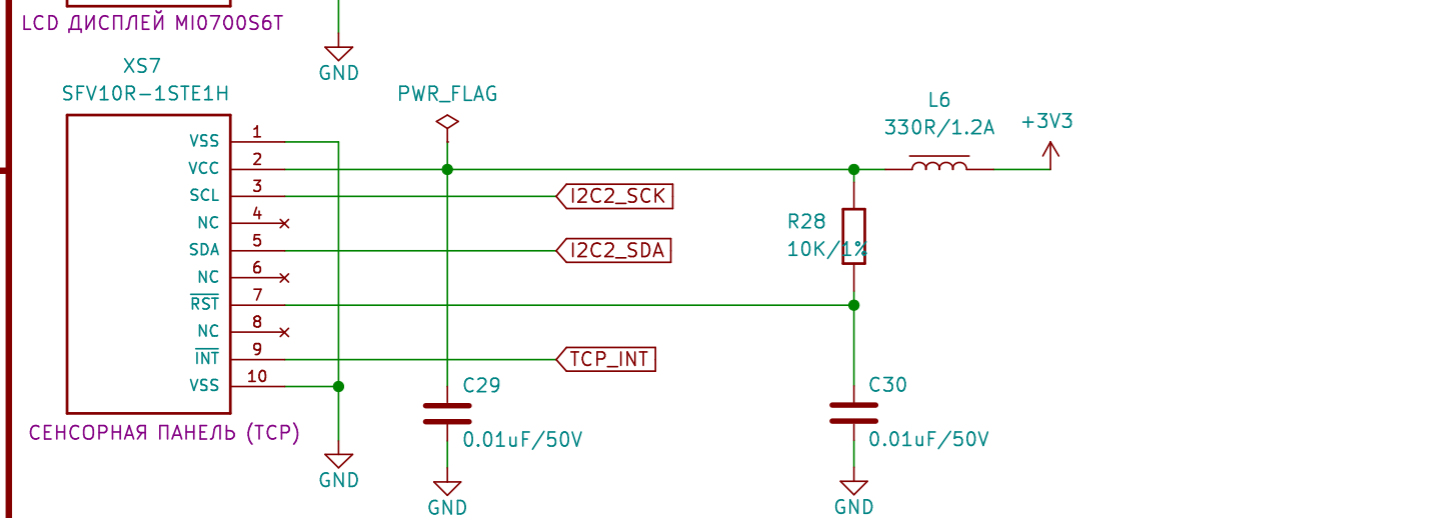
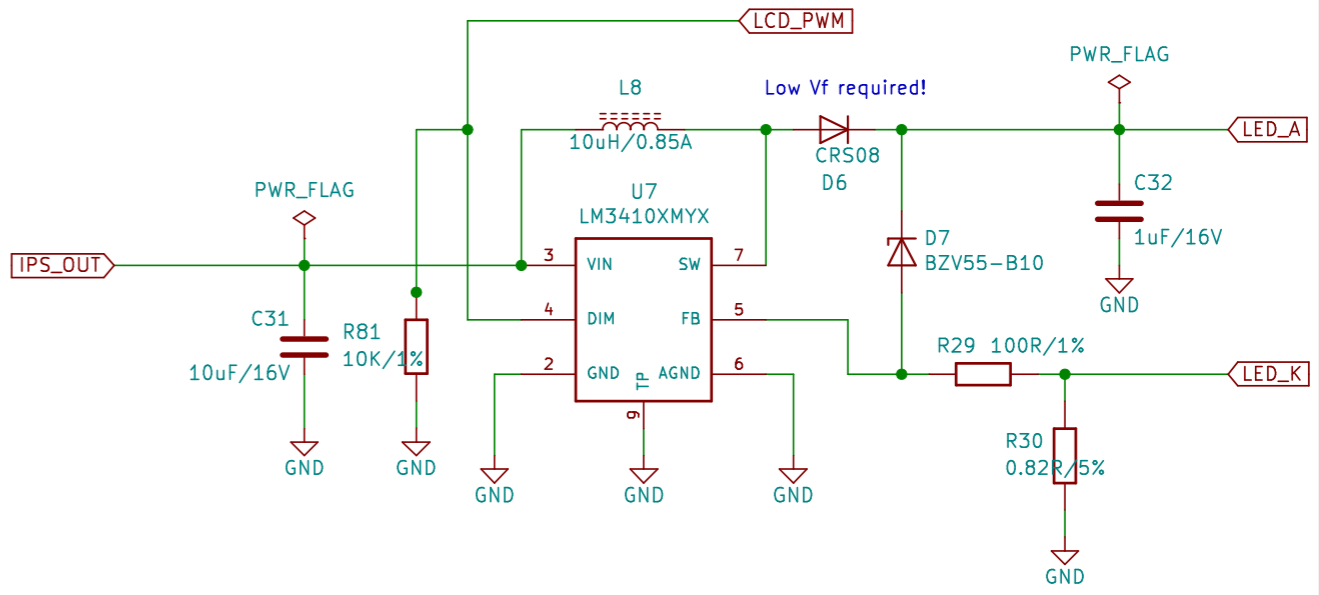
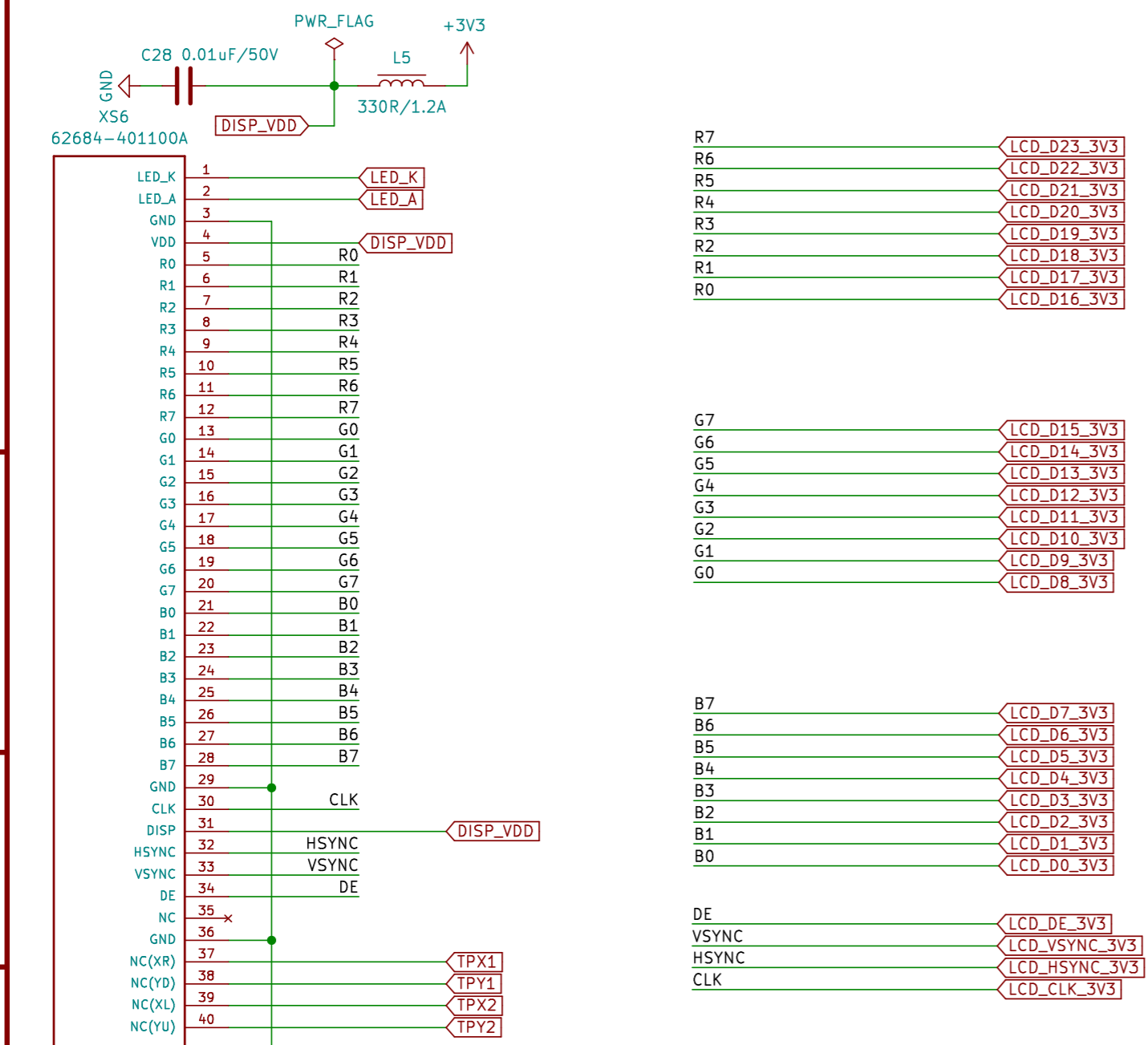
Инв.№ дубл.

Взам.инв.№

Подп. и дата

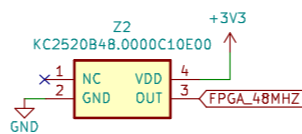
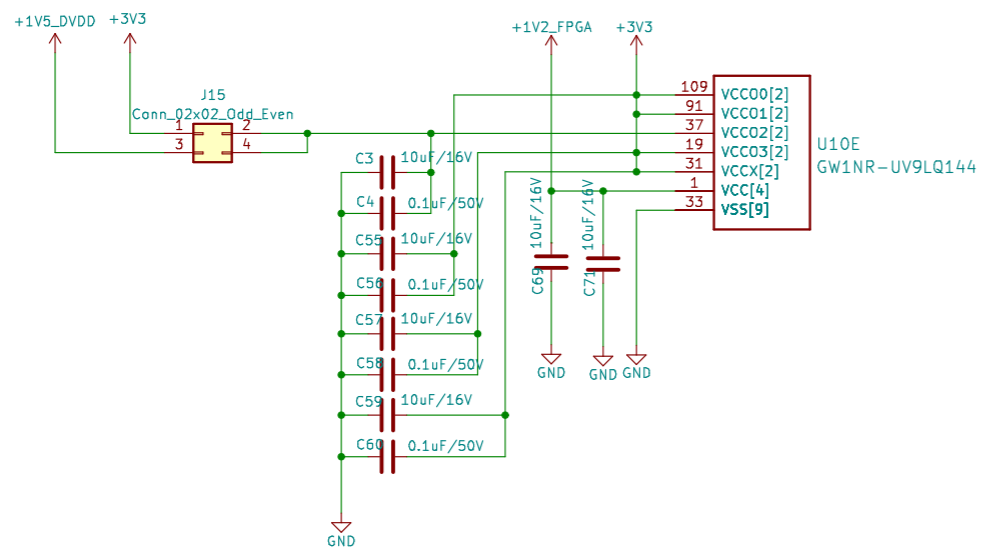
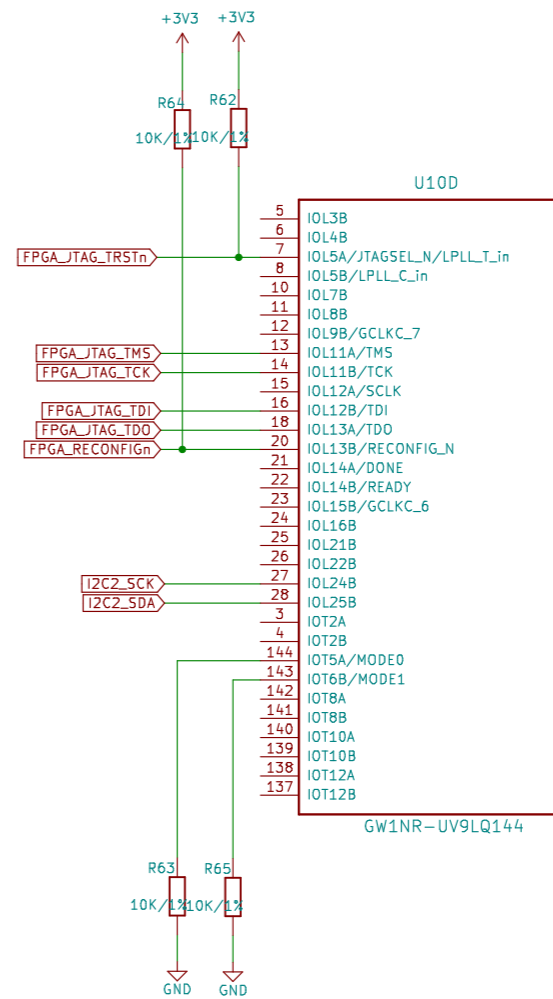
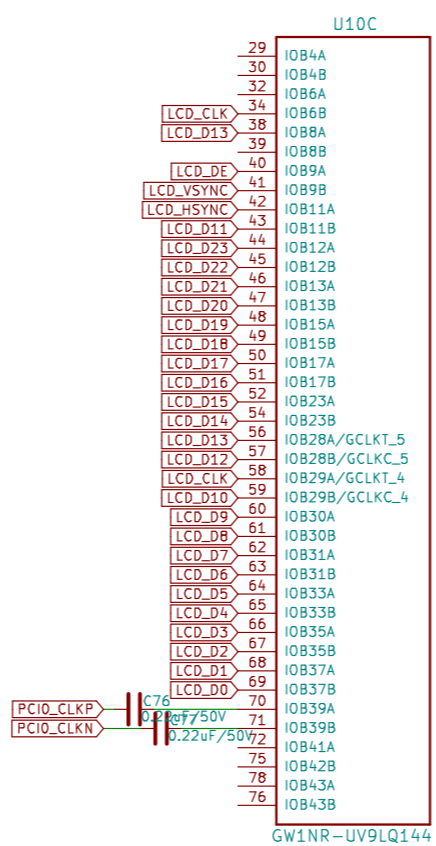
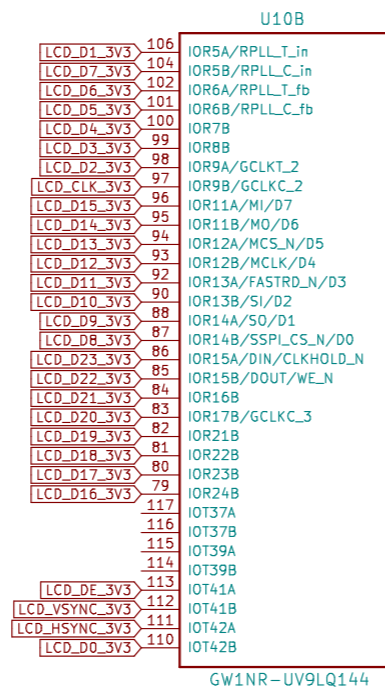
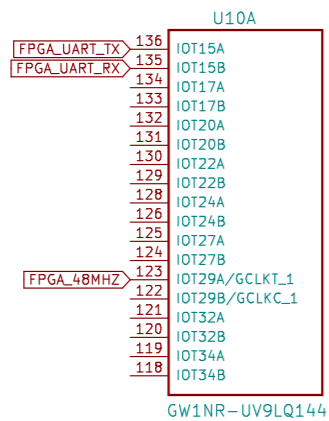
Инв.№ подл.

LCD дисплей (DSI RGB24)



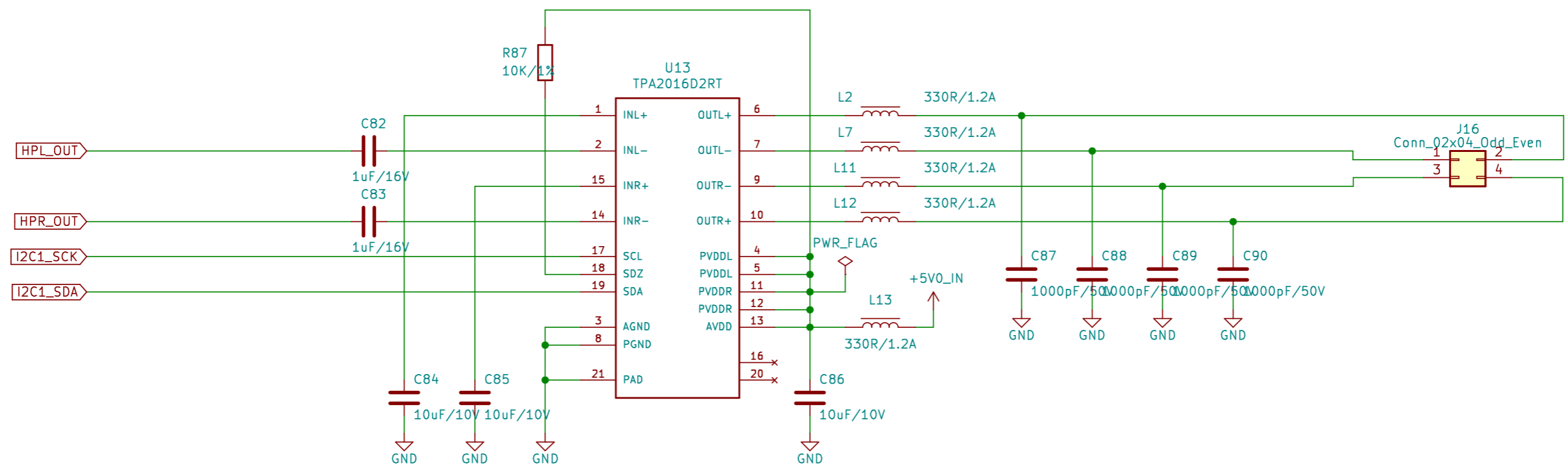
Изм.	Лист	№ докум.	Подп.	Дата
------	------	----------	-------	------

LCD дисплей (DSI RGB24)



Изм.	Лист	№ докум.	Подп.	Дата
------	------	----------	-------	------

Инв.№ подл.	Подп. и дата
Взам.инв.№	Инв.№ дубл.
Подп. и дата	
Инв.№ подл.	



Изм.	Лист	№ докум.	Подп.	Дата